

آزمایشگاه تحقیقاتی سیستم‌های نهفته ESRL

در سیستم‌های صنعتی امروزی ترکیب نرم‌افزار، سخت‌افزار و الکترونیک یک سیستم نهفته را به وجود می‌آورد. از این رو در این آزمایشگاه قصد داریم با انجام پروژه‌های صنعتی در یک بستر "تحقیقاتی کاربردی" بخشی از معضلات صنعت کشور را حل نماییم و دانشجویانی را پرورش دهیم که بتوانند این راه را ادامه دهند. انشا الله

هدف

آماده کردن بستری تحقیقاتی کاربردی به منظور فعالیت دانشجویان نرم‌افزار، سخت‌افزار و برق

دستاوردها

عقد قرارداد به منظور انجام پروژه

"مشاوره، نظارت، تست تحویل گیری و آموزش دانش فنی کامپیوتر بومی" ۱۳۹۱ الی ۱۳۹۶

هم‌اکنون دوران خدمات پس از تحویل و آموزش

مدیر پروژه: امیر باوفای طوسی

نظارت بر پروژه

"انجام تست‌های قابلیت اتکا کامپیوتر بومی" ۱۳۹۲ تاکنون

مجری دانشگاه فردوسی

ناظر: امیر باوفای طوسی

مشارکت در پروژه

"IP Reuse, TLM and Verification"

مجری: دانشگاه تهران دکتر زین‌العابدین نوابی ۱۳۸۷ الی ۱۳۸۹

همکار پروژه: امیر باوفای طوسی

تعدادی از دانشجویانی که در برخی پروژه‌های یادشده مشارکت داشته‌اند:

محسن سیاوشی، جواد مالکی، هادی قیطاسی، شاهین‌فر، سجادیان، خسروی.

برنامه‌های تابستان ۹۷ آزمایشگاه تحقیقاتی ESRL

دعوت از دانشجویان کامپیوتر و برق علاقه‌مند به گذراندن دوره کارآموزی در

آزمایشگاه تحقیقاتی سیستم‌های نهفته ESRL

زمینه‌های فعالیت در تابستان ۹۷

۱- طراحی سیستم‌های نرم‌افزاری Enterprise و مفاهیم VPMS

۲- طراحی سخت‌افزار با FPGA

Trax Problem

۳- اردو مسابقات ملی FPGA و مسابقات جهانی ارمنستان

علاقه، تجربه در زمینه‌های یادشده و روحیه کار تحقیقاتی در اولویت می‌باشد.
همچنین دانشجویان علاقه‌مند به شرکت در اردو آمادگی

مسابقات ملی FPGA (سیستم‌های دیجیتال)

مسابقات جهانی میکروالکترونیک ارمنستان

با انتخاب یکی از بخش‌های مسابقه:

طراحی با HDLs و پیاده‌سازی Trax Problems به‌وسیله FPGA، امنیت سخت‌افزار مبتنی بر FPGA،

طراحی توأمان سخت‌افزار و نرم‌افزار (Codesign)، VLSI، طراحی شیء‌گرا، الکترونیک دیجیتال
لطفاً رزومه و علاقه‌مندی (کارآموزی یا اردو آمادگی یا هردو) خود را تا پایان تیرماه ۹۷ به [آدرس](#)
abavafat@sadjad.ac.ir یا abavafat@yahoo.com ارسال نمایند.

با تشکر

هیئت علمی گروه کامپیوتر دانشگاه صنعتی سجاد - امیر باوفای طوسی